



UNIVERSITA' POLITECNICA DELLE MARCHE

FACOLTA' DI INGEGNERIA

CORSO DI LAUREA MAGISTRALE IN INGEGNERIA ELETTRONICA

Creazione di un tool per il parsing dei log di basso livello con visualizzazione grafica degli eventi per apparati ATM e VTM

Creation of a tool for parsing low level logs with graphical view of events for ATM and VTM devices

Relatore:

Prof. Ennio Gambi

Correlatore:

Ing. Mirko Feliziani

Tesi di laurea di:

Gianluca Vitellozzi

A.A. 2018/2019